

Programme « Systèmes Embarqués et Grandes Infrastructures »

Edition 2010

Liste des projets sélectionnés (par ordre alphabétique) :

Acronyme et titre du projet	Coordinateur
Aeolus : Maîtriser la complexité du Cloud Computing	Roberto DI COSMO
ARMS : ARMS : un système multi bras pour la séparation de muscles	Philippe MARTINET
BMOS : Co-processeur pour la comparaison biométrique sur carte à puce	Sandra CANTON
COROUSSO : Modélisation et commande de robots d'usinage de pièces composites de grandes dimensions et de soudage FSW	Gabriel ABBA
EMAI SeCI : Analyse et Injection Electromagnétiques sur circuits sécurisés	Philippe MAURINE
EMYR : Rendement et Fiabilité des Mémoires en technologie MRAM	Jean-Pierre NOZIERES
GRECO : GREen wireless Communicating Objects	Anne-Marie FOUILLIART
HERODOTOS : Horlogerie et alimEntation Reconfigurables pOur granDes plate-fOrmes synchrones mulTiprOcesseurs Sur puce	Dimitri GALAYKO
MapReduce : Traitement intensif de données à très grande échelle à l'aide du paradigme MapReduce sur des infrastructures de type cloud et hybrides	Gabriel ANTONIU
MyCloud : SLA et qualité de service pour le Cloud Computing	Sara BOUCHENAK
RESPECTED : Support d'exécution temps réel avec stratégies d'ordonnancement pour systèmes embarqués multicœur avec contraintes thermiques	Yvon TRINQUET
SOBAS : Sécurité des Systèmes Embarqués de l'Aérospatiale	Eric ALATA
SocEDA : Plate-forme EDA sociale, largement distribuée pour l'informatique dans les nuages	Jean-Pierre LORRE

STREAMS : Solutions pair-à-pair pour le Web social temps-réel

Gérald OSTER

WINPOWER : Intégration d'énergie éolienne par un réseau de courant continu à haute tension

Gilney DAMM

La décision de financement de ces projets est conditionnée par la validation des budgets des projets, par les résultats de l'analyse financière des partenaires privés et par la fourniture par chaque partenaire des informations administratives et financières nécessaires.

Liste complémentaire :

Acronyme et titre du projet

Coordinateur

PRINCE : Conception d'algorithmes cryptographiques avec résistance prouvée contre la fuite d'information

Jean-Sébastien CORON

CERCLES-2 : La Certification Compositionnelle des Logiciels Embarqués Critiques et Sûrs

Jean-Pierre VELU

COCONUT : Sécurité dans le cloud computing

Salima BENBERNOU

WASABO : Workflows Adaptatifs de Services à Base d'Ontologies

Yamine AIT AMEUR

COACH : Conception d'Architectures sur FPGA par Compilation et Synthèse

Alain GREINER

Robust FPGA : Conception d'un FPGA fiable et tolérant aux fautes

Jean-François NAVINER

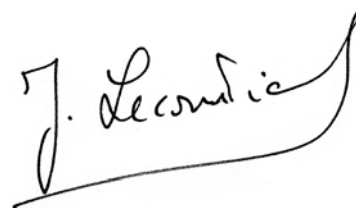
FRESC : Développement en boucle pour l'amélioration progressive des compositions de services

Olivier PERRIN

La liste des projets définitivement financés par l'ANR sera rendue publique au terme des instructions administrative et financière.

Paris, le 3 Juin 2010

Le Directeur général



Jacqueline Lecourtier